Maquette Electronique & Systèmes Embarqués (ELSE3) Semestre 5 - Statut Apprenti - 2023-2024

Nature Elément Pédagogique	Libellé ELP	Туре	Total heures encadrées à l'étudiant	ECTS
Semestre	Semestre 5 Normal - 3A FISA		314,0	30,0
OPTION	Développement personnel (1 UE complémentaire au choix : 0 UE min - 1 UE max)	complémentaire		
UE	Activités sportives	complémentaire	24	2
UE	Activités culturelles	complémentaire	24	2
UE	Langue vivante 2	complémentaire	24	2
UE	Engagement étudiant	complémentaire	2	2
UE	Humanités FISA S5	obligatoire	36	3
ECUE	Communication écrite et orale	obligatoire	14	
ECUE	Santé et sécurité au travail	obligatoire	8	
ECUE	Démarche qualité	obligatoire	8	
ECUE	Conférences métiers	obligatoire	2	
ECUE	Histoire des sciences et de l'industrie	obligatoire	4	
UE	Anglais S5	obligatoire	30	3
UE	Acquis en entreprise S5	obligatoire	10	5
ECUE	Acquis en entreprise S5	obligatoire	4	
ECUE	Réunion de rentrée	obligatoire	3	
ECUE	Réunion tuteurs/apprentis	obligatoire	3	
UE	Electronique	obligatoire	70	9
ECUE	Electromagnétisme	obligatoire	35	
ECUE	Electronique Analogique	obligatoire	35	
ECUE	Electronique Numérique	obligatoire	42	
UE	Mathématiques et informatique	obligatoire	126	10
ECUE	Algorithmique et Langage C	obligatoire	56	
ECUE	Mathématiques	obligatoire	70	

Maquette Electronique & Systèmes Embarqués (ELSE3)

Semestre 6 - Statut Apprenti - 2023-2024

Nature Elément Pédagogique	Libellé ELP	Туре	Total heures encadrées à l'étudiant	ECTS	Nombre minimum évaluations
Semestre	Semestre 6 Normal - 3A FISA		350,0	30	
OPTION	Développement personnel (1 UE complémentaire au choix : 0 UE min - 1 UE max)	complémentaire			
UE	Activités sportives	complémentaire	24	2	2
UE	Activités culturelles	complémentaire	24	2	2
UE	Langue vivante 2	complémentaire	24	2	2
UE	Engagement étudiant	complémentaire	2	2	2
UE	Humanités FISA S6	obligatoire	54	4	4
ECUE	Connaissance de l'entreprise	obligatoire	24		
ECUE	Qualité de vie au travail	obligatoire	8		
ECUE	Enjeux environnementaux et RSE	obligatoire	8		
ECUE	Management de projet	obligatoire	12		
ECUE	Conférences métiers	obligatoire	2		
UE	Anglais S6	obligatoire	65	3	2
UE	Acquis en entreprise S6	obligatoire	7	5	3
ECUE	Acquis en entreprise S6	obligatoire	4		
ECUE	Réunion de régulation apprentis	obligatoire	3		
UE	Electronique Générale	obligatoire	70	6	3
ECUE	Electronique générale	obligatoire	56		
ECUE	Introduction microélectronique	obligatoire	14		
UE	Electronique numérique	obligatoire	77	6	
ECUE	Traitement du signal	obligatoire	35		2
ECUE	Systèmes à Microcontrôleurs	obligatoire	42		2
UE	Informatique	obligatoire	77	6	
ECUE	Techniques de programmation en langage C	obligatoire	56		2
ECUE	Méthodologies de conception des systèmes d'information	obligatoire	21		2

Maquette Electronique & Systèmes Embarqués (ELSE4)

Semestre 7 - Statut Apprenti - 2023-2024

Nature Elément Pédagogique	Libellé ELP	Туре	Total heures encadrées à l'étudiant	ECTS
Semestre	Semestre 7 Normal - 4A FISA		343,0	30
OPTION	Développement personnel (1 UE complémentaire au choix : 0 UE min - 1 UE max)	complémentaire		
UE	Activités sportives	complémentaire	24	2
UE	Activités culturelles	complémentaire	24	2
UE	Langue vivante 2	complémentaire	24	2
UE	Engagement étudiant	complémentaire	2	2
		·		
UE	Humanités FISA S7	obligatoire	44	3
ECUE	Gestion comptable et financière	obligatoire	24	
ECUE	Interculturalité en entreprise	obligatoire	6	
ECUE	Ethique	obligatoire	8	
ECUE	Droit social	obligatoire	4	
ECUE	Conférences métiers	obligatoire	2	
UE	Anglais S7 ou Langue vivante 2	obligatoire	30	3
UE	Acquis en entreprise S7	obligatoire	7	10
ECUE	Acquis en entreprise S7	obligatoire	4	
ECUE	Réunion tuteurs/apprentis	obligatoire	3	
UE	Communication & Régulation	obligatoire	49	3
ECUE	Radiocommunication	obligatoire	21	
ECUE	Régulation Industrielle	obligatoire	28	
UE	Electronique S7	obligatoire	91	5
ECUE	Electronique de puissance	obligatoire	28	
ECUE	Electronique générale	obligatoire	28	
ECUE	Projet électronique	obligatoire	35	
UE	Informatique Embarquée S7	obligatoire	122	6
ECUE	Conception sur FPGA - VHDL	obligatoire	42	
ECUE	Programmation orientée objet	obligatoire	35	
ECUE	Principes des bases de données	obligatoire	21	
ECUE	Bases conception réseaux	obligatoire	24	

Maquette Electronique & Systèmes Embarqués (ELSE4)

Semestre 8 - Statut Apprenti - 2023-2024

Nature Elément Pédagogique	Libellé ELP	Туре	Total heures encadrées à l'étudiant	ECTS	Nombre minimum évaluations
Semestre	Semestre 8 Normal - 4A FISA		195,0	30	
OPTION	Développement personnel (1 UE complémentaire au choix : 0 UE min - 1 UE max)	complémentaire			
UE	Activités sportives	complémentaire	24	2	2
UE	Activités culturelles	complémentaire	24	2	2
UE	Langue vivante 2	complémentaire	24	2	2
UE	Engagement étudiant	complémentaire	2	2	2
UE	Humanités FISA S8	obligatoire	34	2	4
ECUE	Management d'équipe	obligatoire	10		
ECUE	Projet professionnel	obligatoire	8		
ECUE	Jeu d'entreprise	obligatoire	14		
ECUE	Conférences métiers	obligatoire	2		
UE	Anglais S8 ou Langue vivante 2	obligatoire	32	3	2
UE	Acquis en entreprise S8	obligatoire	7	10	3
ECUE	Acquis en entreprise S8	obligatoire	4		
ECUE	Réunion de régulation apprentis	obligatoire	3		
UE	Electronique S8	obligatoire	49	7	3
ECUE	Introduction cadence	obligatoire	14		
ECUE	Projet electronique	obligatoire	35		
ECUE	Gestion de production	obligatoire	14		
UE	Informatique Embarquée S8	obligatoire	59	8	
ECUE	Systèmes d'exploitation	obligatoire	35		2
ECUE	Langage pour l'embarqué	obligatoire	24		2

Maquette Electronique & Systèmes Embarqués (ELSE5)

Semestre 9 - Statut Apprenti - 2023-2024

1 parcours au choix parmi 3 + des cours communs

Nature Elément Pédagogique	Libellé ELP	Туре	Total heures encadrées à l'étudiant	ECTS
Semestre	Semestre 9 Mobilité échange partenariat ITII - 5A FISA		7,0	30
UE	Acquis en entreprise S9	obligatoire	7	10
ECUE	Acquis en entreprise S9	obligatoire	4	
ECUE	Réunion de régulation apprentis	obligatoire	3	
OPTION	Mobilité échange partenariat ITII (1 UE obligatoire au choix : 1 UE min - 1 UE	obligatoire		
	max)			
UE	Microélectronique Systèmes Embarqués	obligatoire		20
UE	Génie Logiciel	obligatoire		20
UE	Ingénieur d'Affaires	obligatoire		20
Semestre	Semestre 9 Normal - 5A FISA-CP		297,0	30
UE	Anglais S9	complémentaire	24	2
OPTION	Développement personnel (1 UE complémentaire au choix : 0 UE min - 1 UE max)	complémentaire		
UE	Activités sportives	complémentaire	24	2
UE	Activités culturelles	complémentaire	24	2
UE	Langue vivante 2	complémentaire	24	2
UE	Engagement étudiant	complémentaire	2	2
UE	HUMANITES FISA S9	obligatoire	10	1
ECUE	Innovation et entreprenariat	obligatoire	8	
ECUE UE	Conférences métiers Acquis en entreprise S9	obligatoire	7	10
ECUE	Acquis en entreprise S9 Acquis en entreprise S9	obligatoire obligatoire	4	10
ECUE	Réunion de régulation apprentis	obligatoire	3	
PARCOURS	MINEURE Architectures des Circuits Microélectroniques (ACM)	obligatoire	269	19
ECUE	Microélectronique CMOS	obligatoire obligatoire	120	8
ECUE	Conception CMOS de circuits mixtes	obligatoire	78	
UE ECUE	Circuits RF Microélectronique RF	obligatoire obligatoire	24	5
ECUE	Réseaux de Capteurs Sans Fil - IoT	obligatoire	21	
ECUE UE	outils de simulations RF Circuits et Langages	obligatoire obligatoire	12 28	2
ECUE	ASIC - Verilog	obligatoire	28	2
UE	Test et Vérification des circuits	obligatoire	64	4
ECUE ECUE	Test industriel de circuits intégrés Vérification des circuits	obligatoire obligatoire	14 28	
ECUE	Modélisation - Conception - Vérification	obligatoire	22	10
PARCOURS UE	MINEURE Systèmes Autonomes (SA) Exécutifs	obligatoire obligatoire	262 56	19 4
ECUE	Linux Embarqué	obligatoire	28	
ECUE UE	Exécutif Temps-Réel Autonomy	obligatoire obligatoire	28 74	5
ECUE	Robotics & Sensor Fusion	obligatoire	36	
ECUE ECUE	Robotics Project Autonomous Vehicles	obligatoire obligatoire	14 24	
UE	Connectivity	obligatoire	84	6
ECUE ECUE	Réseaux de Capteurs Sans Fil - IoT 2G - 3G - 4G	obligatoire obligatoire	21	
ECUE	5G, HCIA-5G	obligatoire	14	
ECUE UE	Architecture IoT Control & IA	obligatoire	28 48	4
ECUE	Embedded AI	obligatoire obligatoire	33	4
ECUE	Advanced Control and Estimation for AS	obligatoire	15	
PARCOURS UE	MINEURE Systèmes Embarqués (SE) Remise à Niveau - Conception des systemes embarqués	obligatoire obligatoire	280	19 1
UE	Exécutifs	obligatoire	56	4
ECUE	Linux Embarqué	obligatoire obligatoire	28	
F() ! F	lEyécutif Temns-Réal		احن	_
ECUE UE	Exécutif Temps-Réel Vérification des circuits	obligatoire	42	3
UE ECUE	Vérification des circuits Vérification des circuits	obligatoire obligatoire	28	3
UE	Vérification des circuits	obligatoire		4
UE ECUE ECUE UE ECUE	Vérification des circuits Vérification des circuits Verilog Conception SoPC HLS	obligatoire obligatoire obligatoire obligatoire obligatoire	28 14 56 28	
UE ECUE ECUE UE	Vérification des circuits Vérification des circuits Verilog Conception SoPC	obligatoire obligatoire obligatoire obligatoire	28 14 56	
UE ECUE UE ECUE ECUE ECUE ECUE	Vérification des circuits Vérification des circuits Verilog Conception SoPC HLS Conception sur SOCP Modélisation SySML	obligatoire obligatoire obligatoire obligatoire obligatoire obligatoire obligatoire obligatoire obligatoire	28 14 56 28 28 49 21	4
UE ECUE UE ECUE ECUE UE ECUE	Vérification des circuits Vérification des circuits Verilog Conception SoPC HLS Conception sur SOCP Modélisation	obligatoire obligatoire obligatoire obligatoire obligatoire obligatoire obligatoire	28 14 56 28 28 49	4
UE ECUE ECUE ECUE ECUE ECUE UE ECUE ECU	Vérification des circuits Vérification des circuits Verilog Conception SoPC HLS Conception sur SOCP Modélisation SySML SystemC IoT & IA Embedded AI	obligatoire	28 14 56 28 28 28 49 21 28 56 28	3
UE ECUE UE ECUE ECUE ECUE ECUE UE ECUE UE ECUE	Vérification des circuits Vérification des circuits Verilog Conception SoPC HLS Conception sur SOCP Modélisation SySML SystemC IoT & IA	obligatoire	28 14 56 28 28 28 49 21 28 56 28	3
UE ECUE ECUE ECUE ECUE ECUE ECUE ECUE E	Vérification des circuits Vérification des circuits Verilog Conception SoPC HLS Conception sur SOCP Modélisation SySML SystemC IoT & IA Embedded AI Architecture IoT MINEURE Télécommunications et Réseaux (TR) Conception réseaux	obligatoire	28 14 56 28 28 28 28 21 28 21 28 56 28 28 28 49 49 49 49 49 49 49 49 49 49 49 49 49	4 3 4 19 4
UE ECUE ECUE ECUE ECUE ECUE ECUE ECUE E	Vérification des circuits Vérification des circuits Verilog Conception SoPC HLS Conception sur SOCP Modélisation SySML SystemC IoT & IA Embedded AI Architecture IoT MINEURE Télécommunications et Réseaux (TR) Conception réseaux Télécoms hertziennes	obligatoire	28 14 56 28 28 28 28 21 28 21 28 56 28 28 28 49 49 49 49 49 49	4 3 4
UE ECUE ECUE ECUE ECUE ECUE ECUE ECUE E	Vérification des circuits Vérification des circuits Verilog Conception SoPC HLS Conception sur SOCP Modélisation SySML SystemC IoT & IA Embedded AI Architecture IoT MINEURE Télécommunications et Réseaux (TR) Conception réseaux Télécoms Satellites Antennes	obligatoire	28 14 56 28 28 28 28 21 28 56 28 28 28 49 21 28 265 48 49 21 28	3 4 19 4 3
UE ECUE ECUE ECUE ECUE ECUE ECUE ECUE E	Vérification des circuits Vérification des circuits Verilog Conception SoPC HLS Conception sur SOCP Modélisation SySML SystemC IoT & IA Embedded AI Architecture IoT MINEURE Télécommunications et Réseaux (TR) Conception réseaux Télécoms Satellites Antennes Communications mobiles	obligatoire	28 14 56 28 28 28 28 29 21 28 56 28 28 28 28 28 28 28 28 28 28 28 28 35	4 3 4 19 4
UE ECUE ECUE ECUE ECUE ECUE ECUE ECUE E	Vérification des circuits Vérification des circuits Verilog Conception SoPC HLS Conception sur SOCP Modélisation SySML SystemC IoT & IA Embedded AI Architecture IoT MINEURE Télécommunications et Réseaux (TR) Conception réseaux Télécoms Satellites Antennes	obligatoire	28 14 56 28 28 28 28 21 28 56 28 28 28 49 21 28 265 48 49 21 28	3 4 19 4 3
UE ECUE ECUE ECUE ECUE ECUE ECUE ECUE E	Vérification des circuits Vérilog Conception SoPC HLS Conception sur SOCP Modélisation SySML SystemC IoT & IA Embedded AI Architecture IoT MINEURE Télécommunications et Réseaux (TR) Conception réseaux Télécoms Satellites Antennes Communications mobiles 2G - 3G - 4G 5G, HCIA-5G Electronique RF	obligatoire	28 14 56 28 28 28 49 21 28 56 28 28 28 28 28 28 28 21 21 28 35 21 14 42	3 4 19 4 3
UE ECUE ECUE ECUE ECUE ECUE ECUE ECUE E	Vérification des circuits Vérification des circuits Verilog Conception SOPC HLS Conception sur SOCP Modélisation SySML SystemC IoT & IA Embedded AI Architecture IoT MINEURE Télécommunications et Réseaux (TR) Conception réseaux Télécoms Satellites Antennes Communications mobiles 2G - 3G - 4G 5G, HCIA-5G	obligatoire	28 14 56 28 28 28 28 21 28 56 28 28 28 28 28 28 28 28 28 28 28 21 21 28 35	3 4 19 4 3
UE ECUE ECUE ECUE ECUE ECUE ECUE ECUE E	Vérification des circuits Vérilog Conception SOPC HLS Conception sur SOCP Modélisation SySML SystemC IoT & IA Embedded AI Architecture IoT MINEURE Télécommunications et Réseaux (TR) Conception réseaux Télécoms Satellites Antennes Communications mobiles 2G - 3G - 4G 5G, HCIA-5G Electronique RF CAO Keysight ADS CAO RF CST Microwave Studio Projet antenne Partie 1 (2024-25 : Circuits spécialisés HF)	obligatoire	28 14 56 28 28 28 28 29 21 28 56 28 28 28 28 28 28 28 21 28 35 21 21 24 42 14 14 14	3 4 19 4 3
UE ECUE ECUE ECUE ECUE ECUE ECUE ECUE E	Vérification des circuits Vérification des circuits Verilog Conception SoPC HLS Conception sur SOCP Modélisation SySML SystemC IoT & IA Embedded AI Architecture IoT MINEURE Télécommunications et Réseaux (TR) Conception réseaux Télécoms hertziennes Télécoms Satellites Antennes Communications mobiles 2G - 3G - 4G 5G, HCIA-5G Electronique RF CAO Keysight ADS CAO RF CST Microwave Studio	obligatoire	28 14 56 28 28 28 49 21 28 56 28 28 28 28 28 265 48 49 21 28 35 21 14 42 14 14 14 14	3 4 19 4 3
UE ECUE ECUE ECUE ECUE ECUE ECUE ECUE E	Vérification des circuits Vérification des circuits Verilog Conception SOPC HLS Conception sur SOCP Modélisation SySML SystemC IoT & IA Embedded AI Architecture IoT MINEURE Télécommunications et Réseaux (TR) Conception réseaux Télécoms Satellites Antennes Communications mobiles 2G - 3G - 4G 5G, HCIA-5G Electronique RF CAO Keysight ADS CAO RF CST Microwave Studio Projet antenne Partie 1 (2024-25 : Circuits spécialisés HF) Réseaux & Sécurité Full IP & Virtualisation Réseaux Fibre optique	obligatoire	28 14 56 28 28 28 28 29 21 28 56 28 28 28 28 28 28 28 21 28 35 21 21 24 42 14 14 14	3 4 19 4 3
UE ECUE ECUE ECUE ECUE ECUE ECUE ECUE E	Vérification des circuits Vérification des circuits Verilog Conception SoPC HLS Conception sur SOCP Modélisation SySML SystemC IoT & IA Embedded AI Architecture IoT MINEURE Télécommunications et Réseaux (TR) Conception réseaux Télécoms Satellites Antennes Communications mobiles 2G - 3G - 4G 5G, HCIA-5G Electronique RF CAO Keysight ADS CAO RF CST Microwave Studio Projet antenne Partie 1 (2024-25 : Circuits spécialisés HF) Réseaux & Sécurité Full IP & Virtualisation	obligatoire	28 14 56 28 28 28 28 21 28 56 28 28 28 28 265 48 49 21 28 35 21 14 42 14 14 14 14 14	3 4 19 4 3

Maquette Electronique & Systèmes Embarqués (ELSE5) Semestre 10 - Statut Apprenti - 2023-2024

Nature Elément Pédagogique	Libellé ELP	Туре	Total heures encadrées à l'étudiant	ECTS
Semestre	Semestre 10 Normal - 5A FISA-CP		85,0	30
UE	Anglais S10	complémentaire	24	2
OPTION	Développement personnel (1 UE complémentaire au choix : 0 UE min - 1 UE max)	complémentaire	24	2
UE	Activités sportives	complémentaire	24	2
UE	Activités culturelles	complémentaire	24	2
UE	Langue vivante 2	complémentaire	24	2
UE	Recherche et Innovation	obligatoire	28	6
ECUE	Projet pluridisciplinaire	obligatoire	5	
ECUE	Conférences et visites métiers recherche	obligatoire	21	
UE	Humanités FISA S10	obligatoire	50	4
ECUE	Stratégie d'entreprise	obligatoire	12	
ECUE	Négociation commerciale	obligatoire	12	
ECUE	Culture juridique et propriété intellectuelle	obligatoire	12	
ECUE	Networking professionnel	obligatoire	14	
UE	Acquis en entreprise S10	obligatoire	7	20
ECUE	Acquis en entreprise S9	obligatoire	4	
ECUE	Réunion tuteur/apprenti (soutenance)	obligatoire		
ECUE	Réunion de régulation apprentis	obligatoire	3	